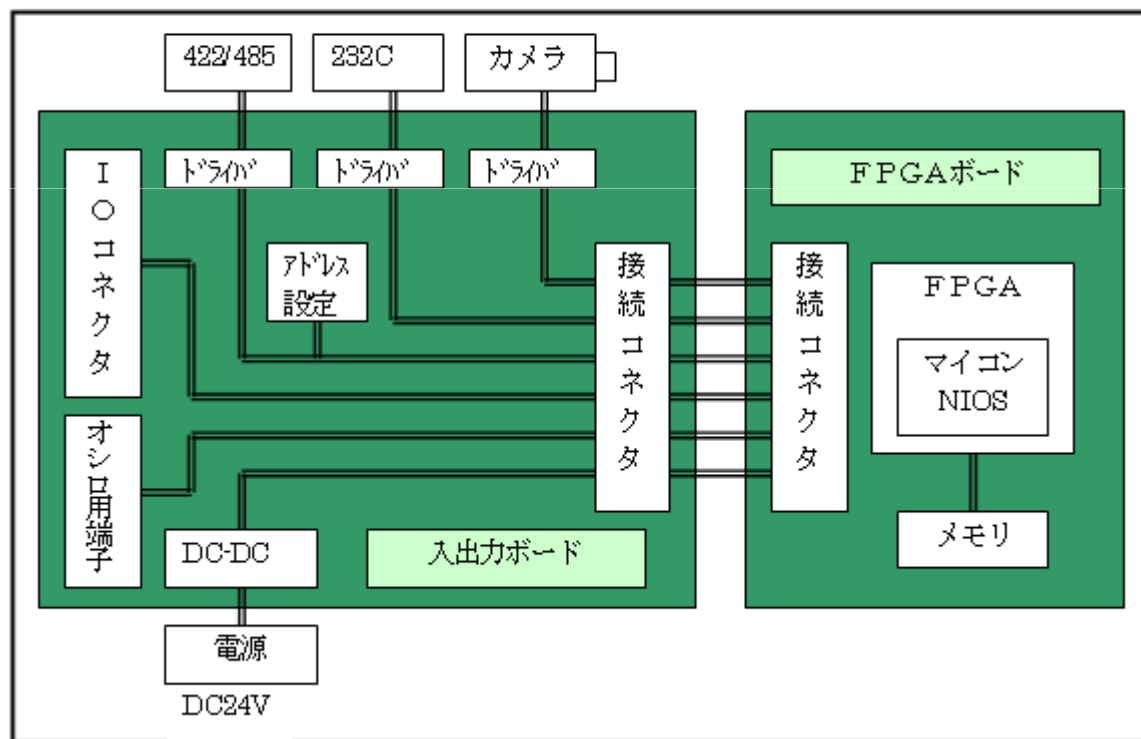


# 開発事例 1 : 計数器

1次元ラインセンサカメラを使用し、カメラ前を通過するワークの数を、画像処理にてカウントする装置です。

500  $\mu$  秒周期にてスキャンを実施し、特殊アルゴリズムを組み込む事で、重なった物体についても分離して計数可能です。



- ・FPGAボード  
ALTEA CYCLONE3  
VHDL
- ・NIOS II  
ファームウェア : C言語

